

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2003-332910

(P2003-332910A)

(43) 公開日 平成15年11月21日 (2003. 11. 21)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テーマコード (参考)
H 0 3 M 1/74		H 0 3 M 1/74	3 K 0 0 7
G 0 9 G 3/20	6 1 1	G 0 9 G 3/20	6 1 1 H 5 C 0 8 0
	6 1 2		6 1 2 F 5 J 0 2 2
	6 2 1		6 2 1 M
	6 2 3		6 2 3 F
審査請求 未請求 請求項の数 5 O L (全 125 頁) 最終頁に続く			

(21) 出願番号 特願2002-135522 (P2002-135522)

(22) 出願日 平成14年 5 月 10 日 (2002. 5. 10)

(71) 出願人 302020207

東芝松下ディスプレイテクノロジー株式会  
社

東京都港区港南 4-1-8

(72) 発明者 高原 博司

東京都港区港南四丁目 1 番 8 号 東芝松下  
ディスプレイテクノロジー株式会社内

(72) 発明者 山野 敦浩

東京都港区港南四丁目 1 番 8 号 東芝松下  
ディスプレイテクノロジー株式会社内

(74) 代理人 100092794

弁理士 松田 正道

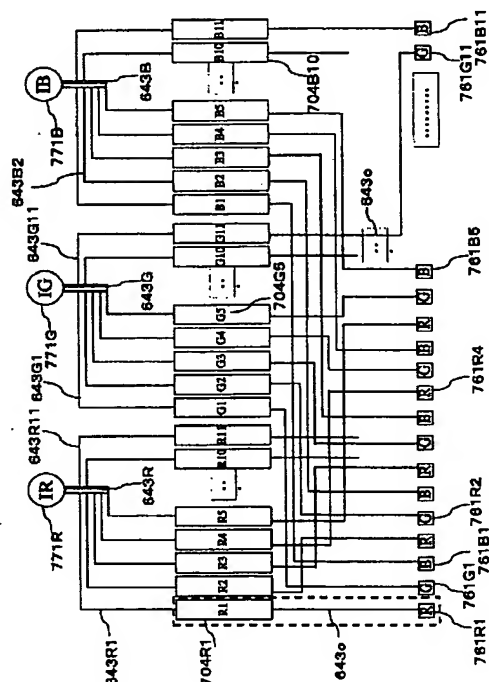
最終頁に続く

(54) 【発明の名称】 ドライバー回路とそれを用いた E L 表示装置

(57) 【要約】

【課題】 ICチップ内の接続配線パターンを少なくし、ICチップを小型化することにより、低コストのソースドライバー IC を提供する。

【解決手段】 各ソース信号線にプログラム電流を出力する電流出力回路を、各色ごとに密集してレイアウトする。この密集部分に単位プログラム電流を作成する基準電流を供給する。電流出力回路は、低電流の電流出力回路、高電流の電流出力回路および嵩上げ電流の電流出力回路から構成される。3つの電流出力回路からもプログラム電流が1つの内部配線に接続され接続端子より出力される。内部配線は、RGBの色順序に適合するように配線引き回しを行う。



BEST AVAILABLE COPY